

XILINX SYSTEM GENERATOR: Procesamiento Digital de Señales

Temario:

Temario
Día 1 <ul style="list-style-type: none"> • Introducción a Xilinx System Generator (XSG) • Dispositivos FPGA: recursos específicos para DSPs y uso XSG. • Modelado de algoritmos con precisión finita con Matlab y XSG
Día 2: <ul style="list-style-type: none"> • Filtros FIR • Filtros IIR: estructuras y métodos de diseño. • Filtros multitasa: interpolación y diezmado; Estructuras multitasa.
Día 3: <ul style="list-style-type: none"> • Filtro media-banda. • Filtro CIC. • Core FIR DA y CIC de Xilinx
Día 4: <ul style="list-style-type: none"> • Algoritmo CORDIC: Modos de operación; Convergencia y precisión; Estructura hardware; Generalización del algoritmo; • Aplicaciones :DDS, Moduladores AM,FM
Día 5 : <ul style="list-style-type: none"> • Fast Fourier Transform (FFT): algoritmos, Operador butterfly; arquitecturas FFT; core FFT de Xilinx
<p>En cada tema se realizarán ejemplos prácticos usando el Software ISE 8.1, MATLAB 7.1, Xilinx System Generator Blockset y una FPGA XC3S500E de Xilinx</p>